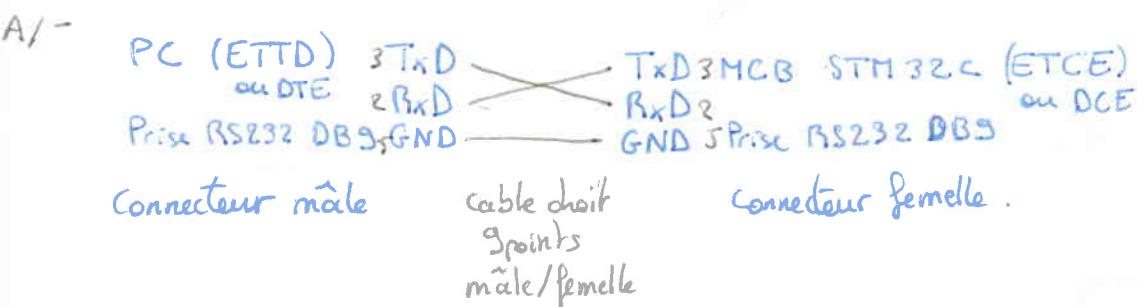


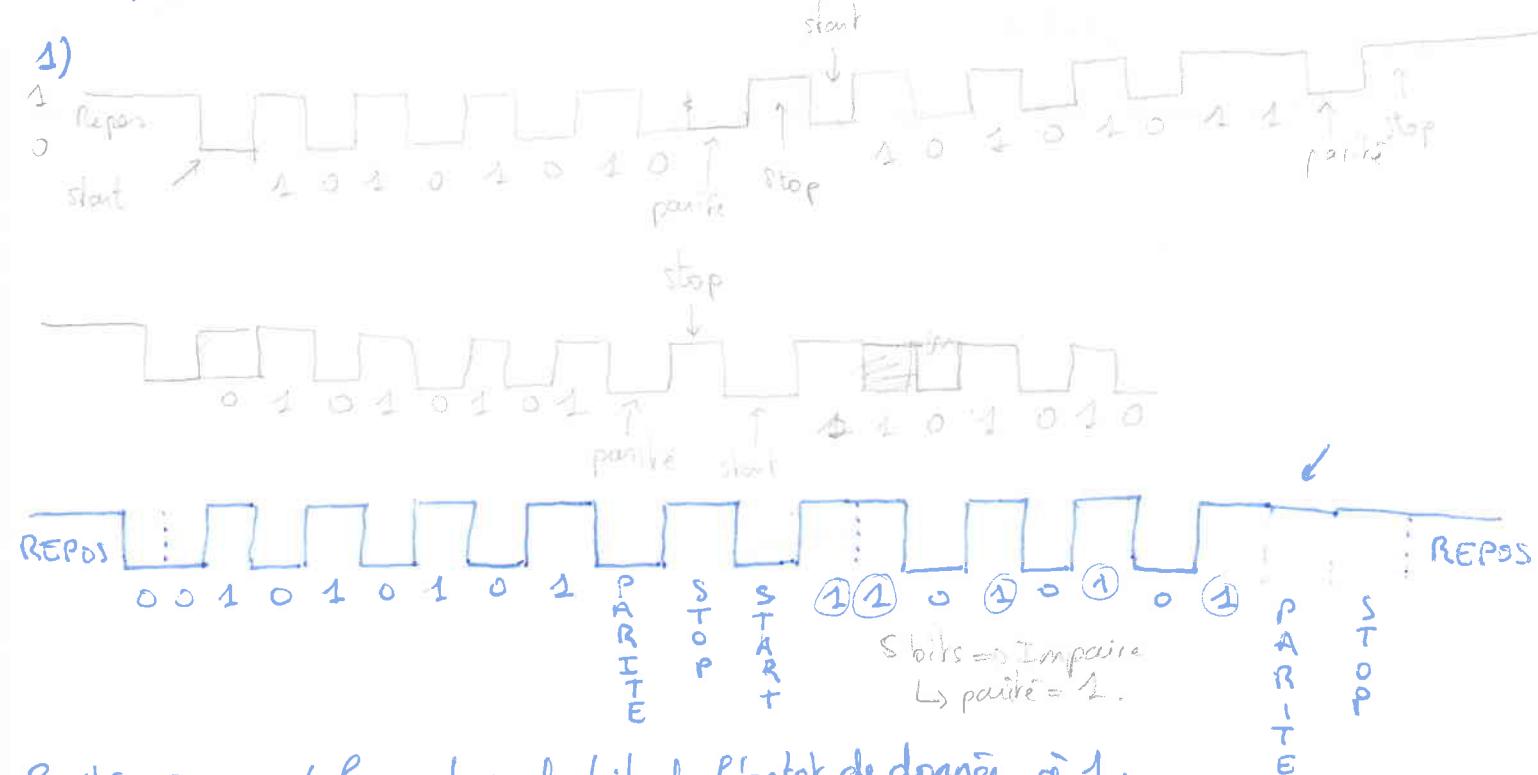
Partie 1 :



B/-

$$\text{0xAA}, \text{0hAB} \quad \text{0xAA} = 1010\ 1010 \quad \text{0xAB} = 1010\ 1011$$

1)



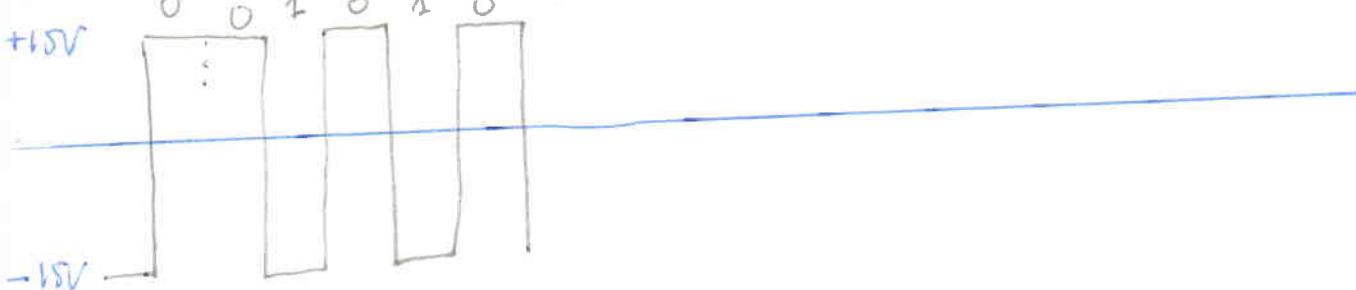
Parité: On compte le nombre de bit de l'octet de donnée à 1:

↳ Si nbre de 1 impair => parité = 1

↳ 0 sinon.

$$\text{Rendement : } \frac{8}{11} =$$

2)



PARTIE 2:

1)

2) $\rightarrow CR1$

\rightarrow Récepteur (bit 2) : 1 enable ; 0 disabled \rightarrow USART (bit 13) : 1 enabled
 \rightarrow Emetteur (bit 3) : 1 e ; 0 d

• BRR $f_{CR-INT} = 36 \text{ MHz}$

$$TxRx\ Band = \frac{f_{CR-INT}}{16 \times USART\ DIV}$$

• CR2 : 0x0 (1 bit de stop)

• CR3 : 0x0 (pas de contrôle de flux matrice)

• CR1 : 0x2404 (on peut pouvoir reconnaître des char.)

$$USART-DIV = \underbrace{DIV_{mainfix}}_{16} + \underbrace{DIV_{frac}}_{0xE46} = \underbrace{234}_{0xE46} \underbrace{375}_{\frac{375}{16}} \underbrace{\frac{375}{16}}_{16=6}$$